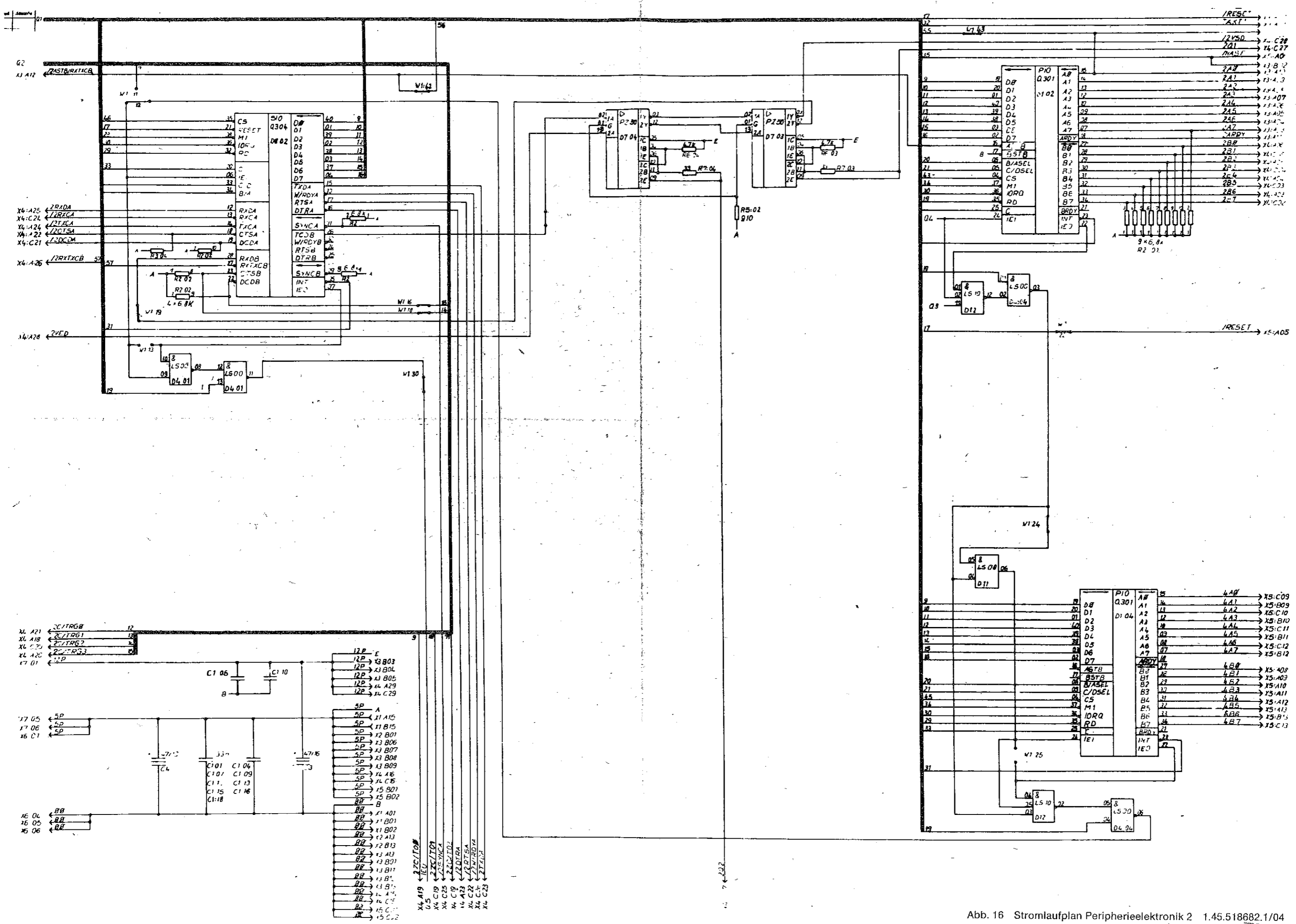
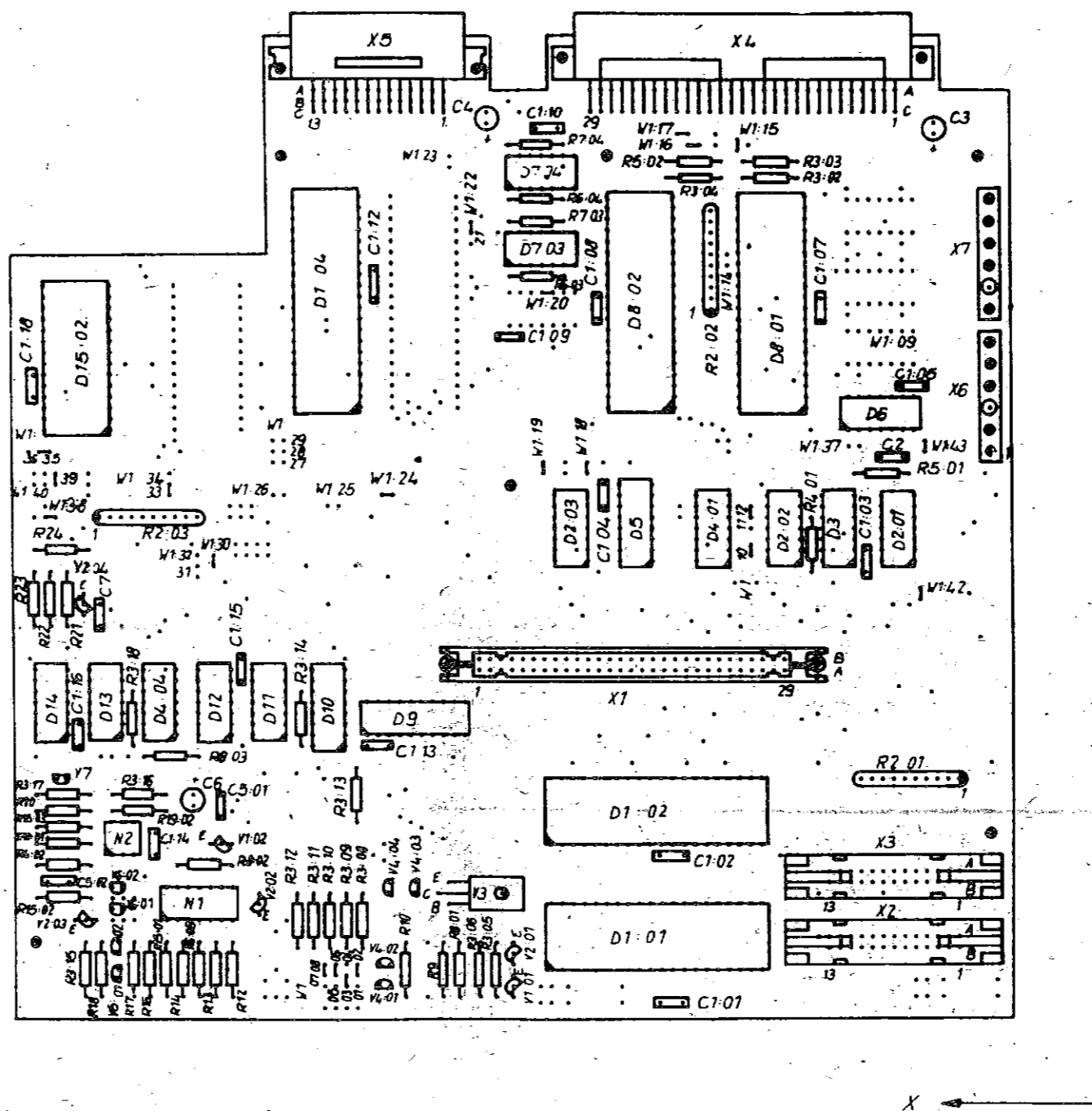


Abb. 15 Stromlaufplan Peripherieelektronik 2 1.45.518682.1/04  
 Blatt 1  
 Периферийная электроника 2:  
 схема соединений





Оверхfläche schutzlackiert

Abb. 17 Belegungsplan Peripherieelektronik 2 1.45.518682.1/09  
 Периферийная электроника 2:  
 схема соединений

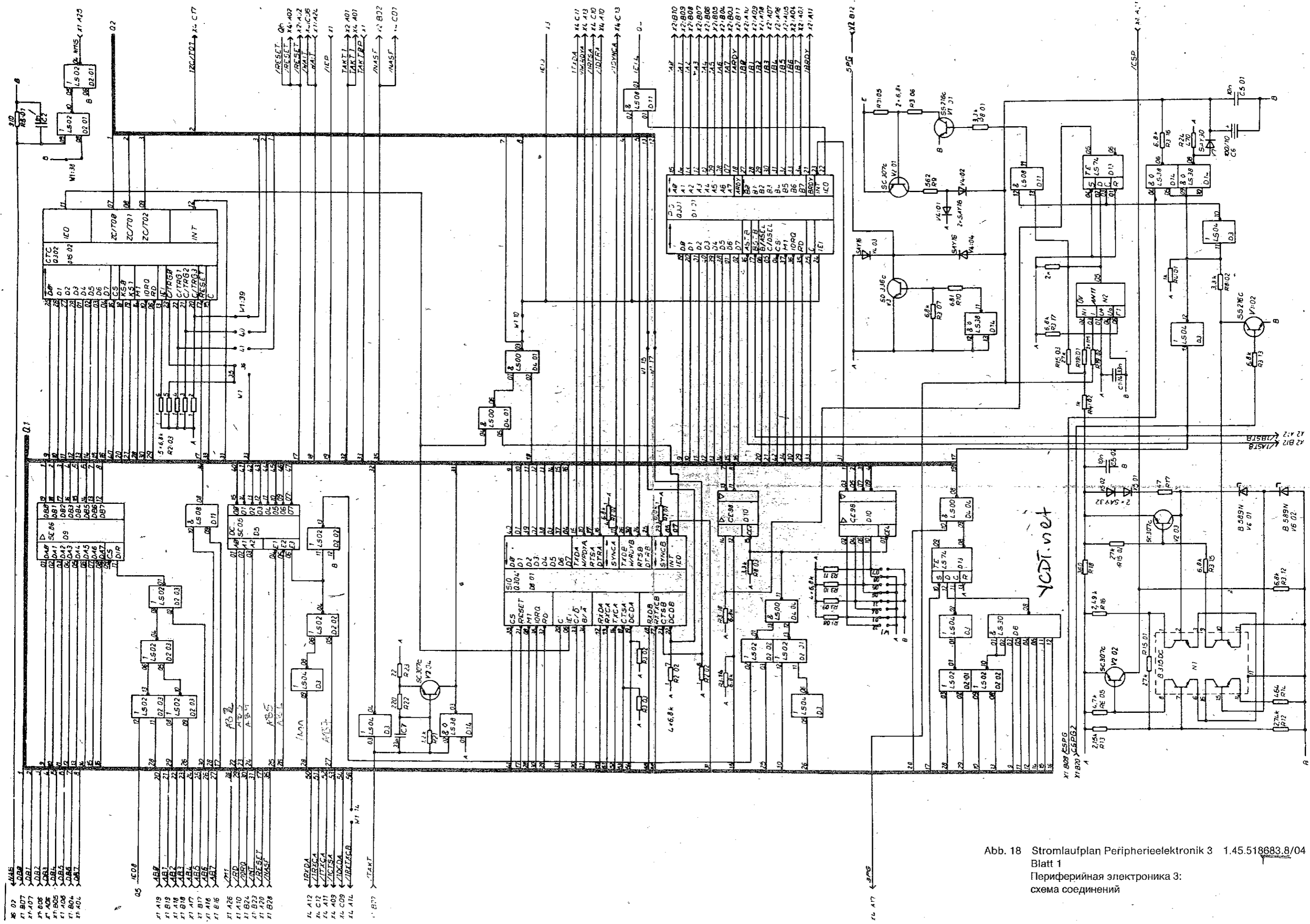


Abb. 18 Stromlaufplan Peripherieelektronik 3 1.45.518683.8/04  
 Blatt 1  
 Периферийная электроника 3:  
 схема соединений

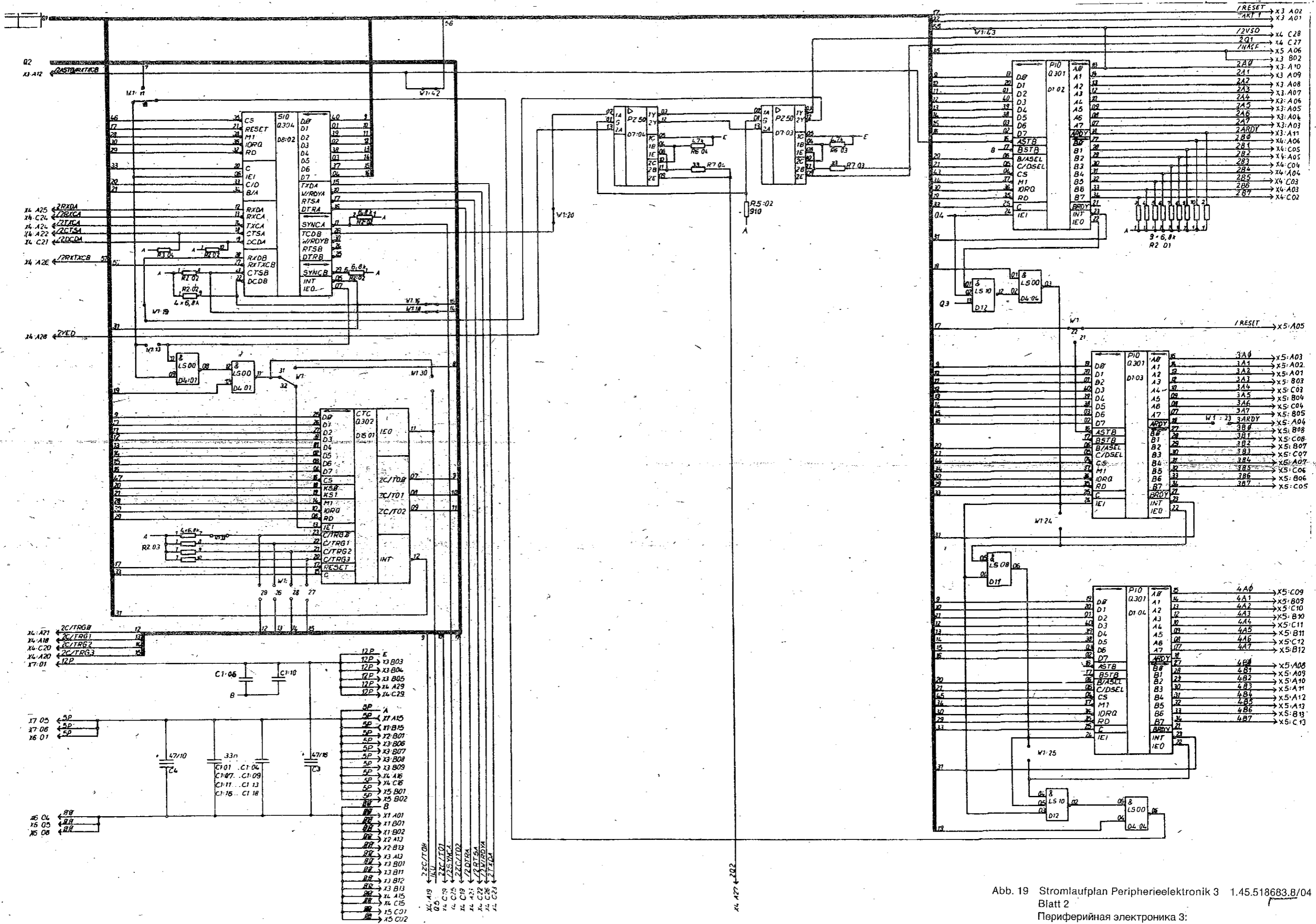
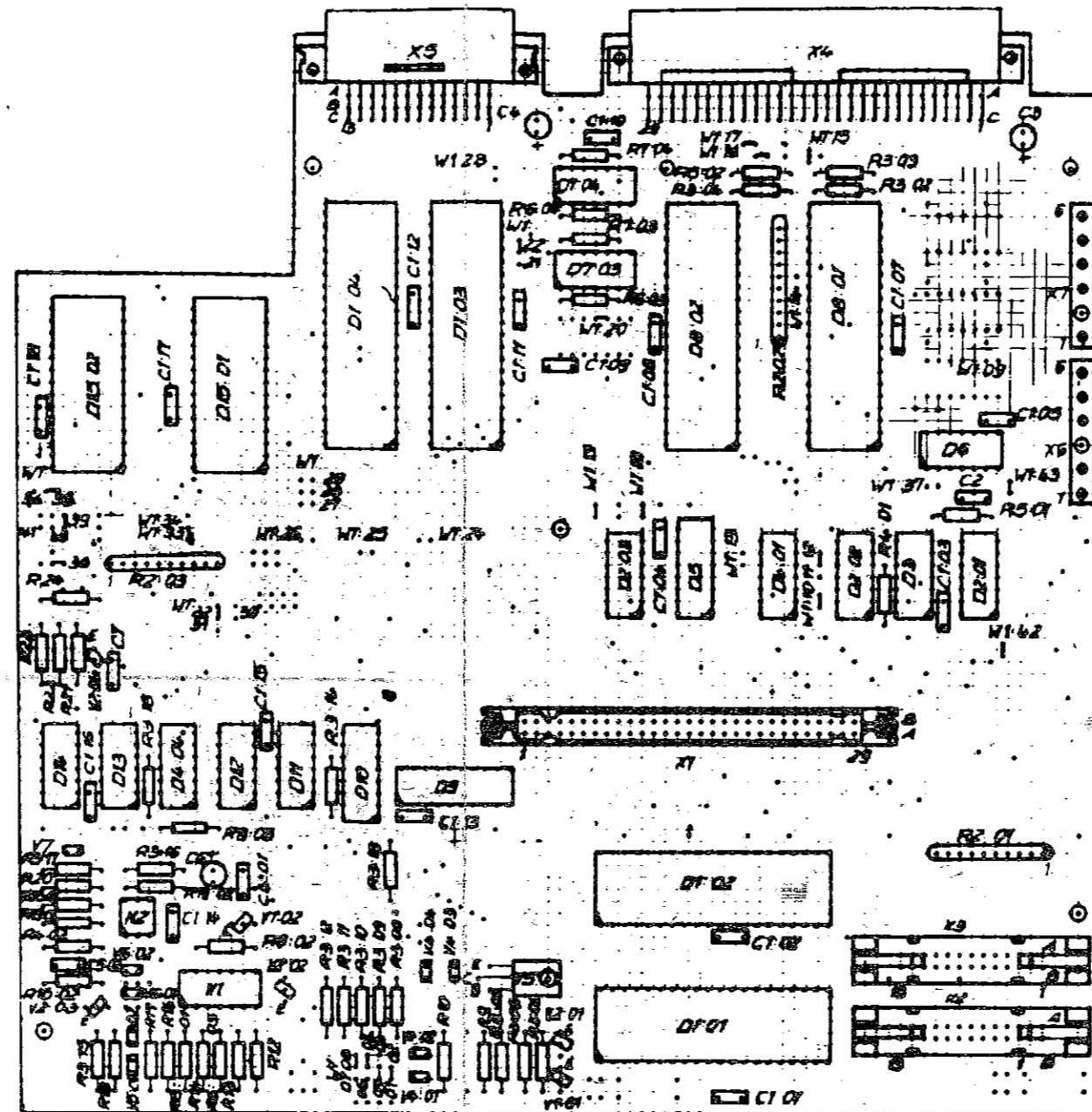


Abb. 19 Stromlaufplan Peripherieelektronik 3 1.45.518683.8/04  
 Blatt 2  
 Периферийная электроника 3:  
 схема соединений



*Oberfläche schutzlackiert*

Abb. 20 Belegungsplan Peripherieelektronik 3 1.45.518683.8/09  
 Периферийная электроника 3:  
 схема расположения элементов